

07X12551-0  
030847  
平成20年 1

上記相違点1について検討する。より実現することは、常套手段であるので、本願の遅延回路に相当する引用文献1の該遅延回路(【図1】参照)をデジタル化することとは、設計事項である。引用文献1に記載された発明に基

(引用文献2との対比判断について)

請求項4について」  
上述の通り、ディジタル文庫2に記録された発明において、本願の遅延回路に相当するディジタル化されることである。

- [illegible]

- [illegible]

先行技術文献調査の結果 H03F 1/00~3/00  
調査した技術分野  
先行技術文献 米国特許第5642074号明細書

連絡先 特許庁審査第四部伝送システム 清水 智  
電話 03(3581)1101 内線3534  
FAX 03(3501)0699

